

Michel LEMOINE

19 Rue des Roses

71100 Chalon sur Saône

06 86 10 02 98

michel.lemoine60@sfr.fr

<http://michel.lemoine60.perso.sfr.fr/>

Ingénieur en microélectronique & électronique *Allemand et anglais*



Expériences professionnelles

Conception d'un amplificateur audio classe D numérique/analogique pour les applications mobiles

Ingénieur en électronique - Institut des Nanotechnologies de Lyon (69)

Mars 2009 - Août 2009

- Description VHDL - simulation ModelSim du modulateur numérique (filtres FIR, protocole I2S)
- synthèse dans Xilinx ISE
- Générateur automatique de description VHDL des filtres FIR (Microsoft Visual C++)
- Caractérisation de la chaîne de traitement avec l'analyseur Audio Precision 2722

Conception de logiciels pour transports de fonds sécurisés

Ingénieur en informatique - Oberthur Cash Protection - Dijon (21)

Mai 2008 – Juillet 2008

- Développement et modifications de programmes pour microcontrôleur Mitsubishi M16C / 61 dans environnement IAR Systems (langage C)

Analyse d'architecture d'un DAC pour convertisseur analogique numérique à approximation successive

Concepteur microélectronique - E2V - Saint Egrève (38)

Avril 2008 – Mai 2008

- Schématique et simulation analogique dans l'environnement Cadence

Développements matériels, traitement de signal et informatique industrielle

Ingénieur en électronique - Kodak Industrie - Chalon sur Saône (71)

Avril 1988 – Mai 2007

- Enregistrement de données de qualité d'images dans une caméra de prise de vue :
Relations avec le partenaire industriel pour échanges techniques et transfert technologique
Développement du système d'écriture matériel et logiciel sur processeur de signal DSP56000 Motorola
Brevets [US6829435](#), [US6816678](#), [FR2848740](#)
- Capteurs et actionneurs intelligents sur réseau de terrain WorldFip :
Développement du système d'écriture matériel et logiciel sur processeur de signal DSP56000 Motorola
Brevet [US5631839](#)
- Appareil de mesure de concentration d'acide pour bains de développement :
Conception analogique et numérique avec les chimistes de l'équipe projet
- Régulation en lumière de diode laser infra rouge :
Elaboration de la régulation et implantation sur la machine de production
- Capteur de pas de perforation pour film de projection cinéma :
Définition, conception et implantation industrielle du capteur
- Développement d'algorithme de Fonction de Transfert de Modulation :
Synergie avec le client interne
- Responsable transfert système avec caméra et analyseur de signal depuis les USA :
Temps d'expérience divisé par 10 et amélioration des traitements de données
- Développement de logiciels de gestion de procédés sur PC :
Contribution à l'amélioration d'un film de projection de cinéma pour un client externe
- Développement de logiciels de gestion des données de CAO en Visual C++ :
100 000 fichiers gérés (CAO, fichiers images)
Transfert de 27000 fichiers vers une base de données (6 fichiers par mn)

[Obtention de brevets d'invention français et internationaux en conception et traitement de signal](#)

Expériences professionnelles (suite)

Développement d'alimentations très haute tension pour tubes cathodiques couleur

Electronicien - Thomson Displays - Genlis (21)

Mars 1985 – Septembre 1987

Développement de sous-ensembles d'électronique militaire

Electronicien - Matra - Vélizy (78)

Mai 1982 – Mars 1985

Maintenance de scanners de photogravure pour l'imprimerie

Technicien de maintenance - Siemens - Saint Denis (93)

Octobre 1980 – Avril 1982

Formation

Master microélectronique (Conception des Systèmes Intégrés Numériques et Analogiques)

Université Joseph Fourier - Grenoble – Septembre 2007- Septembre 2009

Projets menés :

- Développement de routines de traitement de son avec DSP ADSP- 21161 Analog Devices dans Visual DSP++
- Etude d'un automate de machinerie d'ascenseur sous forme de machine à états finis : Description en langage VHDL, simulation ModelSim, Synthèse Leonardo
- Etude de fonctions de base d'un convertisseur analogique numérique 6 bits flash : Conception des comparateurs dans Cadence, description de la partie numérique en langage VHDL

Compatibilité électromagnétique : conception des équipements (AEMC – juin 2007)

Master Electronique, Traitement de signal et d'images, Informatique Industrielle

Université Claude Bernard Lyon 1- Mai 2005 – Janvier 2006

DEST Automatismes Industriels -CNAM - 1995

Formation Automatique et Robotique -INSA Lyon – Septembre 1987- Mars 1988

DUT Génie Electrique - IUT de Cachan- 1978

Outils de conception

ModelSim (Mentor), XILINX ISE (Synthèse de FPGA XILINX), Filters Design, Advanced Toolbox et Filters HDLCoder MATLAB, Visual DSP++ pour ADSP21161 Analog Devices, Cadence, Leonardo, Advance_MS, simulateur Eldo, Synopsis

Langages

VHDL, MATLAB, Langage C pour microcontrôleur, Visual C++, Assembleur DSP 56000, Assembleur 80x86, Turbo Pascal, Automates programmables Rockwell Automation Control Logix

Divers

Tromboniste dans un orchestre de 45 musiciens

52 ans, marié, 3 enfants (22, 19, 17)